

NV-FPGA Initiative 第1回公開シンポジウム “原子スイッチFPGAへの期待”

低消費電力、高い放射線耐性を有する原子スイッチを用いたFPGA技術のコンソーシアム

“Non-Volatile FPGA Initiative”

が立ち上がりました。

第1回の公開シンポジウムを開催します！

原子スイッチFPGAの歴史や最新技術動向、新規FPGA技術に対する期待などを、NECの技術者、ユーザーの声を代表する著名なシステムLSI技術者にご講演いただきます。

【詳細プログラム】

15:30 開会挨拶 金丸正剛(NV-FPGA Initiative会長)

基調講演

15:40 「高エネルギー効率コンピューティングを実現するビアスイッチFPGA」
橋本 昌宜 (大阪大学 教授)

16:10 「原子スイッチFPGA技術とその特長」
波田 博光 (NEC シニアエキスパート)

16:35 「産総研におけるFPGA研究開発」
小池 帆平 (産業技術総合研究所 上級主任研究員)

開催日時: 3月29日(金)15:30~17:00

参加: 定員70名 無料 (参加ご希望の方は、問い合わせ先にご連絡ください)

開催場所: 産業技術総合研究所臨海副都心センター
別館 会議室1 (新交通ゆりかもめ「テレコムセンター」駅下車 徒歩3分)

アクセス: https://www.aist.go.jp/aist_j/guidemap/tokyo_waterfront/tokyo_waterfront_map_main.html

2019.03.13.

問い合わせ・公開シンポジウム参加申し込み:

NV-FPGA Initiative事務局(産総研) 松木 takeo-matsuki@aist.go.jp

主催: NV-FPGA Initiative

