

高速大容量ストレージデバイス・システムの研究開発

R&D Project for High-Speed・High-Density Storage Device & Systems

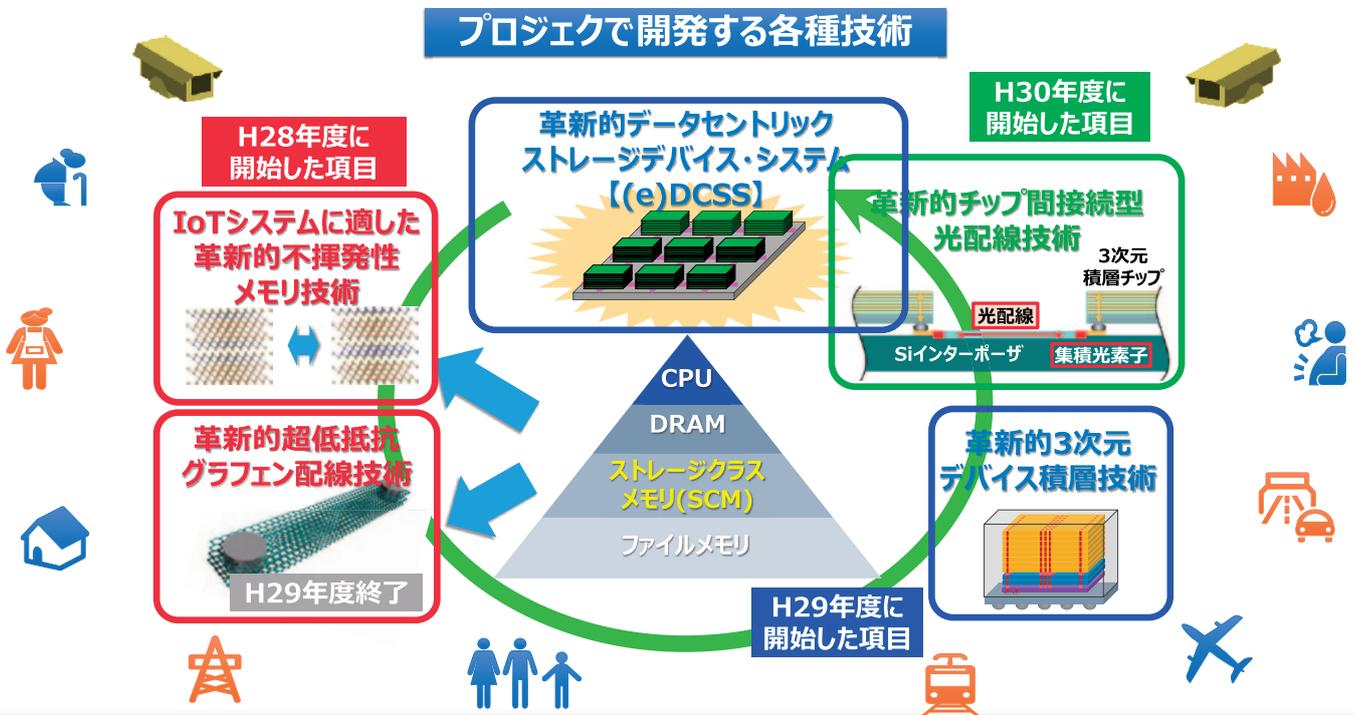
目的 : 本プロジェクトでは、モバイル機器やセンサー等から収集した膨大な情報を蓄積し効率的に処理するための、高速で大容量のストレージデバイス及びシステムの実現に関わる技術を開発しています。

方法 : 5つの革新的な基礎技術を開発します。

展望 : 開発した技術は横断的基盤技術としてIoTサービスに関わる多様な応用分野で活用できます。

プロジェクトの全体像 : デバイスからシステムへ

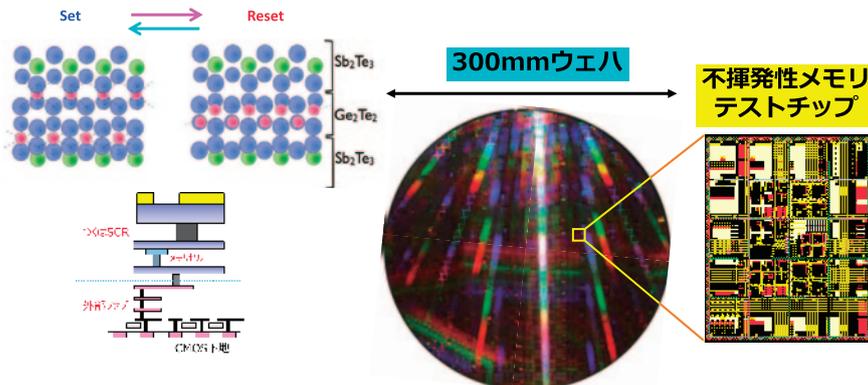
Project Overview : from Memory Device to Storage System



TIA スーパークリーンルーム(SCR)・産総研・NIMSと共同で新材料デバイスを開発しています

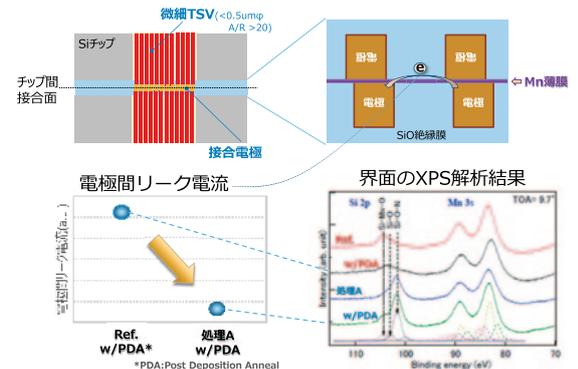
革新的不揮発性メモリ技術

Innovative Non-volatile Memory Technology for IoT System
 産総研の超格子型相変化メモリの高性能化を実現します



革新的3次元デバイス積層技術

Innovative 3D Device Stacking Technology
 チップ間の高密度接続配線を実現します



この成果は、国立研究開発法人新エネルギー・産業技術総合開発機構 (NEDO) の委託業務の結果得られたものです。